(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平11-355174

(43)公開日 平成11年(1999)12月24日

(51) Int.Cl.⁶

識別記号

FΙ

H 0 4 B 1/40

H 0 4 B 1/40

審査請求 未請求 請求項の数2 OL (全 6 頁)

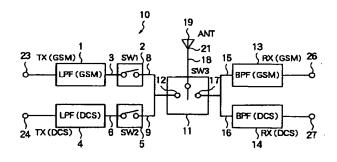
(21)出願番号	特願平10-163320	(71) 出願人		
(22)出願日	平成10年(1998) 6月11日	(72)発明者	株式会社トーキン 宮城県仙台市太白区郡山6丁目7番1号 古田 淳 宮城県仙台市太白区郡山六丁目7番1号	
		(72)発明者	株式会社トーキン内 佐々木 伸浩 宮城県仙台市太白区郡山六丁目7番1号	
		(72)発明者	株式会社トーキン内 矢野 健 宮城県仙台市太白区郡山六丁目7番1号	
		(74)代理人	株式会社トーキン内 弁理士 後藤 洋介 (外2名)	

(54)【発明の名称】 アンテナ共用器

(57)【要約】

【課題】 アンテナ共用器の小型, 軽量化, 低コスト化 と待ち受け時間が長いデュアルバンド対応のアンテナ共 用器を提供すること。

【解決手段】 送信側フィルタ1.4と、受信側フィルタ13.14と、電子スイッチ2.5.11とを備えたアンテナ共用器であって、前記送信側フィルタは、第1の送信周波数に対応したローパスフィルタ1と第2の送信周波数に対応したローパスフィルタ4とを備え、これらのフィルタ1.4の一方の端子が、RF信号をON/OFFさせる電子スイッチ2.5を介して並列接続され、前記受信側フィルタ13.14が第1の受信周波数に対応したパンドパスフィルタとを備え、これらフィルタの一方の端子が互いに並列接続され、前記送信側フィルタ1.4と前記受信側フィルタ13.14の各々の並列端子側が送受信切り賛えのための電子スイッチ11を介してアンテナ端子21と接続されている。



【特許請求の範囲】

【請求項2】 請求項1記載のアンテナ共用器において、前記切り賛え電子スイッチがPINダイオード及びMMICの内の少なくとも一種で構成され、外部電源を供給しない状態で前記アンテナ端子から前記受信フィルタ部に切り替わるように接続したことを特徴とするアンテナ共用器。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、数百MHz〜数GHzのマイクロ波帯で用いられる移動体通信機器等に関し、特に異なる2つの周波数を持つシステムに対応したデュアルバンドに対応したアンテナ共用器に関する。

[0002]

【従来の技術】従来のデュアルバンドに対応したアンテナ共用器の構成を図7に示す。図7を参照すると、第1のシステムに対応したアンテナ共用器51のアンテナ端子52と第2のシステムに対応したアンテナ共用器53のアンテナ端子54がスイッチ55に接続されている。第1のシステムを利用する場合には、スイッチ55は、端子56と端子57がスルーになるように切り替える。同様に第2のシステムを使用する場合には、スイッチ55の端子56と端子57がスルーになるように切り替える。尚、符号59、61は送信端子、符号60、62は受信端子である。

【0003】スイッチ55は、PINダイオードやMMIC等で構成され、3V/5mA程度の電源の供給をON/OFFすることで切り替える。両方のシステムを受信信号を待ち受けるには、あるタイミングで交互にスイッチを切り替え続ける必要がある。

【0004】アンテナ共用器51、53は、従来のシングルバンドで使用されるアンテナ共用器と同様である。一般に送信側フィルタは、低挿入損失が要求され、受信帯での阻止減衰量と2倍、3倍の高調波成分を除去するためのパンドエリミネーションフィルタで構成される。パンドエリミネーションフィルタは、誘電体共振器とコ

イル、コンデンサで構成されることが多い。

【0005】また、受信側は、送信帯域で阻止減衰量とローカル周波数、イメージ周波数でのスプリアスを除去するためのバンドパスフィルタで構成されている。バンドパスフィルタは誘電体共振器とコイル、コンデンサなどで構成されることが多い。

【〇〇〇6】図8は一般的なアンテナ共用器の周波数特性を示す図である。図8において、曲線71は送信側、曲線72は受信側を夫々示している。

[0007]

【発明が解決しようとする課題】従来のデュアルバンド対応アンテナ共用器では、シングルバンド用アンテナ共用器を2つ使用するため形状が大きくなるという問題があった。

【0008】また、受信信号の回り込みを防ぐために、 阻止帯域での減衰量を大きくしたバンドエリミネーショ ンフィルタを用いると挿入損失が大きくなり、所要の送 信電力を確保しようとするとパワーアンプでの消費電力 が大きくなるためバッテリーの寿命が短くなるという問 題があった。

【〇〇〇9】さらに、一般には、スイッチは電源の供給のON/OFFによって切り替えるために、両方のシステムを待ち受ける時にはあるタイミングで交互にスイッテングする必要があり、受信状態でも、電源を供給し続けてなければならないため、バッテリーの電力消費量が増加し待ち受け時間が短くなるという問題があった。

【 O O 1 O 】 本発明は、これら問題点を省みてなされたものであり、その技術的課題は、アンテナ共用器の小型、軽量化、低コスト化と待ち受け時間が長いデュアルパンド対応のアンテナ共用器を提供することにある。

[0011]

【課題を解決するための手段】本発明によれば、送信側フィルタと、受信側フィルタと、電子スイッチとを備えたアンテナ共用器であって、前記送信側フィルタとは、第1の送信周波数に対応したローパスフィルタとを備えてのローパスフィルタの内の一方の端子が、RF信号され、のスフィルタの内の一方の端子が、RF信号され、前記受信側フィルタと第1の受信周波数に対応したバンドパスフィルタと第2の受信周波数に対応したバンドパスフィルタとを備え、これらのバンドパスフィルタとを備え、これらのバンドパスフィルタとを備え、これらのバンドパスフィルタとを備え、これらのバンドパスフィルタとを備え、これらのバンドパスフィルタとを備え、これらのバンドパスフィルタとを備え、これらのバンドパスフィルタとを備え、これらのがコールのの登をでしてアンテナ共和器が得られるとを特徴とするアンテナ共用器が得られる

【OO12】また、本発明によれば、前記アンテナ共用器において、前記切り賛え電子スイッチがPINダイホード及びMMIC(モノリシックマイクロ波集積回路)の内の少なくとも一種で構成され、外部電源を供給しな

い状態で前記アンテナ端子から前記受信フィルタ部に切り替わるように接繞したことを特徴とするアンテナ共用 器が得られる。

[0013]

【発明の実施の形態】以下、本発明の実施の形態について図面を参照して説明する。

【 O O 1 4 】図 1 は本発明の第 1 の実施の形態によるアンテナ共用器を示す図である。図 1 のアンテナ共用器 1 Oは、G S M と D C S の 2 つのシステムに対応したデュアルバンド対応アンテナ共用器である。

【0015】GSMの送信フィルタであるローパスフィルタ1が、RF信号をON/OFFさせるための第1のスイッチ2の端子3に接続されている。また、DCSの送信フィルタであるローパスフィルタ4がRF信号をON/OFFさせるための第2のスイッチ5の端子6に接続されている。第1のスイッチ2の端子8と第2のスイッチ5の端子9とは、互いに並列接続され、送受信を切り替えるための第3のスイッチ11の端子12に接続されている。また、GSMの受信フィルタであるパンドパスフィルタ13とDCSの受信フィルタであるパンドパスフィルタ13の一方の端子15及び16は互いに並列に接続されて、第3のスイッチ11の端子17に接続されている。

【0016】また、第3のスイッチ11の端子18には、アンテナ21へ接続するためのアンテナ端子19が備えられている。GSMの送信時には第1のスイッチ2は端子3と端子8及び第3のスイッチ11の端子12と18がスルー状態になる。

【0017】第2のスイッチ5の端子6と端子9及び第3のスイッチ11の端子18と17は、オープン状態になるので、GSMの送信信号はDCS送信回路及びGSM、DCSの受信回路には回り込むことはない。特に、受信回路への回り込みがないため送信フィルタとしては2倍、3倍の高調波成分をカットするだけでよいので、ローパスフィルタで構成することができる。

【 O O 1 8 】 このローパスフィルタは、通過帯域近傍の 受信帯付近に阻止減衰量を形成しないので、バンドエリ ミネーションフィルタに比べて挿入損失が小さい。

【0019】従って、従来のデュアルバンド対応アンテナ共用器に比べ、送信フィルタの挿入損失を小さくすることができるため、送信電力の損失が少なく、バッテリーの寿命を伸ばすことができる。

【0020】また、このローパスフィルタは、コイル、コンデンサで構成されることが多く、パンドエリミネーションフィルタのように誘電体共振器を必要としないため、送信フィルタを従来よりもより小型で安価に作製することができる。

【0021】DCS送信時も同様に、第2のスイッチ5の端子6と端子9及び第3のスイッチ11の端子12と18がスルー状態になり、第1のスイッチ2の端子3と

端子8及び第3のスイッチ11の端子18と端子17は オープンとなる。

【0022】DCS送信フィルタが、パンドエリミネーションフィルタよりも挿入損失の小さいローパスフィルタで構成されているのは、GSMの送信フィルタで述べたと同様である。

【0023】GSM、DCS受信時は、第3のスイッチ11の端子18と端子17がスルーとなり、第1のスイッチ3の端子3と端子8及び第2のスイッチ5の端子6と端子9がオープンとなる。スイッチ回路はPINダイオードやMMICなどによって構成される。

【0024】図2は第2の実施の形態によるアンテナ共用器を示すブロック図である。第2の実施の形態によるアンテナ共用器は、第1の実施の形態によるアンテナ共用器のスイッチ素子に、PINダイオードを用いた場合の一例を示している。図2を参照すると、3つのPINダイオード31、32、33と入/4位相器20、PINダイオードに電流を流すための制御端子34、35を備えている。尚、PINダイオード31の一端は接地されている。

【0025】例えば、GSM送信時の場合、制御端子34に3V/5mA程度の電圧・電流を供給すると、PINダイオード31の抵抗が減少し、図1で示す端子3と端子8がスルーとなる。また、PINダイオード33の抵抗も減少し、入/4位相器20のインピーダンスがが上昇するので、端子12と端子18がスルー、端子18と17はオープンとなる。従って、RF信号は、GSM(TX)端子23からANT端子19へ流れる。

【〇〇26】図3(a)、(b)は、本発明によるデュアルパンド対応アンテナ共用器のGSM送信側通過周波数特性とアイソレーション特性を示す図である。

【0027】DCS送信時は、制御端子35から電圧/電流を供給すればRF信号は、TX(DCS)端子24からANT端子19に流れることは、GSM送信時で述べたと同様である。

【0028】図4(a)、(b)は、DCS送信側通過 周波数特性とアイソレーション特性を示す図である。受信時の場合には、制御端子34、35に電圧/電流を供給する必要がない。その場合、PINダイオード31、32、33の抵抗は大きいので、第1のスイッチの端子3と端子8及び第2のスイッチの端子6と端子9はオープンとなる。また、PINダイオード33の抵抗も大きいので、入/4位相器は、単に位相を回転するだけで第3のスイッチ11の端子18と端子17はスルーとなる。

【0029】図5は、GSMの受信側周波数特性を示す 図である。GSM用パンドパスフィルタは、DCSの通 過帯域である1800MHz付近では減衰域であるの で、GSM受信信号のDCS受信回路への回り込みがな い。 【OO30】図6は、DCSの受信側周波数特性を示す図である。GSM用バンドパスフィルタと、同様に、DCS用バンドパスフィルタはGSM通過帯域である90OMHz付近では減衰域であるので、DCS受信信号はGSM回路への回り込みはない。従ってANT端子19から入力されたGSM信号は、RX(GSM)端子26へ、DCS信号はRX(DCS)端子27へ流れること

になる。このようにPINダイオードと λ / 4位相器 2 Oを組み合わせることによって、制御電圧/電流のON / OFFで切り替えスイッチを構成することができる。下記表 1 に論理表を示す。

[0031]

【表1】

	TX (GSM) - ANT	TX (DCS) -ANT	ANT-RX(GSM, DCS)
制御端子34	Н	L	L
制御端子35	L	Н	L

H: 3V/5mA, L: 0V/0mA

【〇〇32】以上のべた本発明の実施の形態による構成では、GSMのDCS受信フィルタが並列接続されているので同時に2つのシステムを待ち受けることが可能であり、電圧/電流を供給しなくてもスルー状態になる側のスイッチ端子を受信フィルタ側に接続することで、待ち受け時でのスイッチによる消費電力はなくすことができるため、従来構成によるデュアルデュプレクサに比べて待ち受け時間を大幅に長くすることができる。

[0033]

【発明の効果】以上述べたことから明らかなように、本 発明では、送信フィルタにローパスフィルタを、受信フィルタとして並列接続された2つのバンドパスフィルタ をスイッチを介して接続されているので、従来構成に比 べ送信フィルタの挿入損失が小さく、待ち受け時間が長 く、小型、軽量で安価なアンテナ共用器が実現できる。

【図面の簡単な説明】

【図1】本発明の第1の実施の形態によるアンテナ共用 器を示すブロック図である。

【図2】本発明の第2の実施の形態によるアンテナ共用 器を示すブロック図である。

【図3】(a)は本発明のGSM送信側フィルタの通過 周波数特性の一例を示す図である。(b)は本発明のG SM送信側フィルタのアイソレーション特性の一例を示 す図である。

【図4】 (a) は本発明のDCS送信側フィルタの通過 周波数特性の一例を示す図である。(b) は本発明のD CS送信側フィルタのアイソレーション特性の一例を示 す図である。

【図5】本発明のGSM受信側フィルタの通過周波数特性の一例を示す図である。

【図6】本発明のDCS受信側フィルタの通過周波数特

性の一例を示す図である。

【図7】従来のデュアルバンド対応アンテナ共用器の一 構成例を示す図である。

【図8】従来のシングルバンド対応アンテナ共用器の周 波数特性の一例を示す図である。

【符号の説明】

- 1, 4 ローパスフィルタ
- 2 第1のスイッチ
- 3, 6, 8, 9, 12, 15, 16, 17, 18 端 子
- 5 第2のスイッチ
- 10 アンテナ共用器
- 11 第3のスイッチ
- 13, 14 パンドパスフィルタ
- 15, 16 端子
- 19 アンテナ (ANT) 端子
- 21 アンテナ
- 23 TX (GSM) 端子
- 24 TX(DCS)端子
- 26 RX (GSM) 端子
- 27 RX(DCS)端子
- 31, 32, 33 PINダイオード
- 34,35 制御端子
- 51 アンテナ共用器
- 52 アンテナ端子
- 53 アンテナ共用器
- 54 アンテナ端子
- 55 スイッチ
- 56,57 端子
- 59,61 送信端子
- 60,62 受信端子

